

BAB V

PENUTUP

5.1 Kesimpulan

Berdasarkan hasil analisis pengujian terhadap performa jaringan arsitektur SDN maka dapat diambil beberapa poin kesimpulan sebagai berikut:

1. Untuk pengujian menghitung nilai throughput dan jitter yang didapatkan pada arsitektur SDN. Hasil pengujian didapatkan nilai throughput tertinggi terjadi pada pengiriman paket 1-900 dengan nilai 1,695 kb/s sedangkan untuk nilai terendah terjadi pada paket 1-400 dengan nilai 1,559 kb/s. Dan untuk nilai jitter tertinggi didapatkan pada jumlah pengiriman aket ke 1-400 dengan nilai 0,495 s, sedangkan untuk nilai jitter terendah terjadi pada pengiriman paket ke 1-900 dengan nilai 0,473 s.
2. Hasil Pengujian dari Vlan menggunakan Arsitektur SDN. Jika switch yang digunakan semakin banyak nilai throughput yang dihasilkan akan semakin tinggi

5.2 Saran

Dari proses perencanaan, perencangan, hingga proses pembuatan sampai mendapatkan hasil. Saran yang disampaikan kepada pembaca yang ingin mengembangkan VLAN dengan Arsitektur SDN:

1. Metode perancangan yang digunakan dalam penelitian ini menggunakan metode PPDIOO, dalam penelitian selanjutnya kedepannya dapat dikaji ulang dengan menggunakan metode yang lain.

2. Dalam penelitian ini menggunakan Dua model Topologi dengan penggunaan jumlah 4 dan 7 switch , pada penelitian selanjutnya bisa dikaji ulang dengan menambah jumlah switchnya.

